**CI para sumador completo de 4 bits**

Para realizar las operaciones aritméticas **suma y resta de 4 bits por medio de un circuito electrónico**, se requiere de dos dipswitch de 4 entradas que permita ingresar valores 1 y 0 al circuito. De este modo puede conectarlo a un [decodificador BCD 7447 y conectarlo a un display 7](https://www.diloentutospc.com/conectar-display-7-segmentos/) segmentos tal y como se plantea en el siguiente vídeo. (Estos pasos debe seguirlos para el dipswitch 1 y dos que son los alimentadores del circuito.) Los 4 bits del primer dipswitch se conectan directamente a la compuerta 7483, mientras **que los 4 bits del segundo dipswitch se hacen pasar por una compueta OR-**exclusiva 7486. La función que tiene la 7486 es cambiar los 1 por 0 y los ceros por 1, procedimiento que se requiere para realizar la resta.

Por otro lado se debe montar un mecanismo de control (bit 1 o 0) que permita operar con la suma y la resta en el momento en que se requiera, cuando el mecanismo este en 0 hace la suma y cuando este en 0 realiza la resta, esto se hace mediante la conexión de un dipswitch de una entrada.

Luego para conectar el integrado **7483 en paralelo con otro 7483 realiza las conexiones** respectivas como se muestra en el diagrama.  Conecte la  compuerta AND 7408 de las salidas del prime sumador 7483, las salidas de esta compuerta se conectan a una compuerta OR 7432, y de nuevo se conecta a otra compuerta OR, la salida de esta se lleva a la entrada 11 y 7 del segundo sumador. Del dipswitch de control debe conectarse una compuerta Not 7404, y esta va a una And.

Por ultimo haga las conexiones respectivas a los codificadores BCD 7447